



Competição Intel de Sistemas Embarcados 2015

Premiação



3º Lugar

1 Galileo para cada estudante e 10 para a Universidade



3º Lugar Galileo

Patrol and Recognition of Suspect Vessels (PARE!)

- Fábio Andrade
- Renan Santos
- Samuel Araújo
- Tiago da Silva



3º Lugar FPGA

Gerenciador de informações criptografados para ambientes de internet das coisas

- Bruno Albertini
- Bruno de Oliveira
- Cintia Margi
- Geovandro Pereira
- Luckas Farias



2º Lugar

Tablets Intel para os estudantes e para o orientador



2º Lugar Galileo

Smart PD

- Douglas Renaux
- Kaya Abe
- Vitor Mota Fylyk
- Waldir Marin



2º Lugar FPGA

DDAS Dispositivo de Detecção e Alerta de Sonolência

- Djones Lettnin
- Leonardo Mariga
- Mateus Silva
- Rogerio Paludo

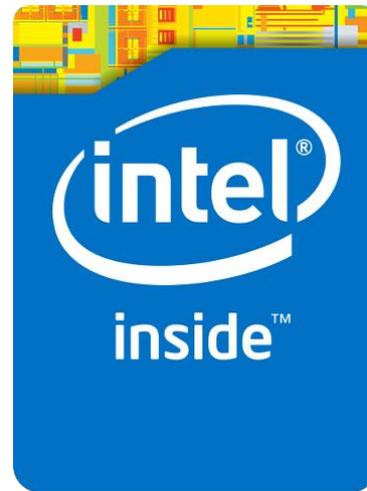


Melhor Projeto de Graduação

Participação na Intel Embedded System Competition - China* - estudante representante

Participação no Intel Embedded Summit = professor

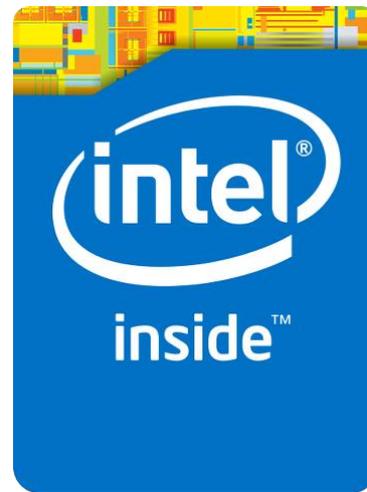
- Os custos com passagem e hospedagem são parte do prêmio. Visto, alimentação e deslocamento ficará por conta do participante. – um representante do grupo



Melhor Projeto de Graduação

Connected Garden: An intelligent garden

- Alysson Rafael oliveira de Lima
- Monica Magalhães Pereira
- Raul Silveira Silva
- Wanderson Ricardo de Medeiros



Melhor Projeto Time Feminino

2 em 1 para as estudantes

Participação no Intel Embedded Summit - professor

- Os custos com passagem e hospedagem são parte do prêmio. Visto, alimentação e deslocamento ficará por conta do participante. – um representante do grupo



Melhor Projeto Time Feminino

QualisFruit Project II

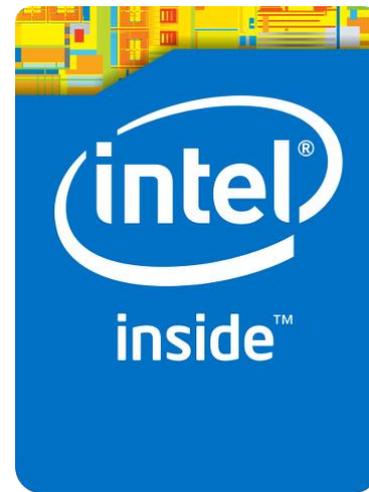
- Camila Kamei
- Edna Barros
- Erika Albuquerque
- Vanessa Ogg



1º Lugar

Uma Viagem para o grupo visitar o Intel Labs USA*

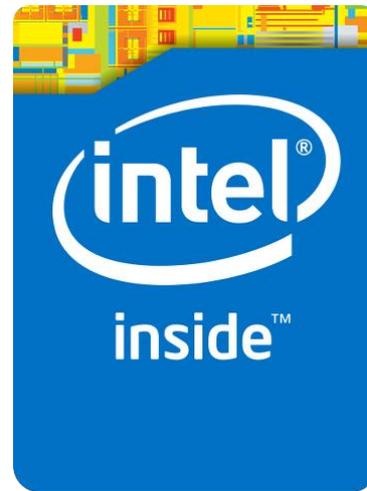
- Os custos com passagens e hospedagem são parte do prêmio. Visto, alimentação e deslocamento ficarão por conta dos participantes.



1º Lugar Galileo

DiBarro - Sistema de automação de Cisternas

- Edna Barros
- Isabela Rangel
- Maria Rodrigues
- Thais Melo



1º Lugar FPGA

Uma abordagem hardware/software utilizando Visão Computacional para uma maior interatividade em aulas e apresentações com projetores.

- Djeeftther Albuquerque
- Edna Barros
- Guilherme Caminha
- João Gabriel Machado da Silva

